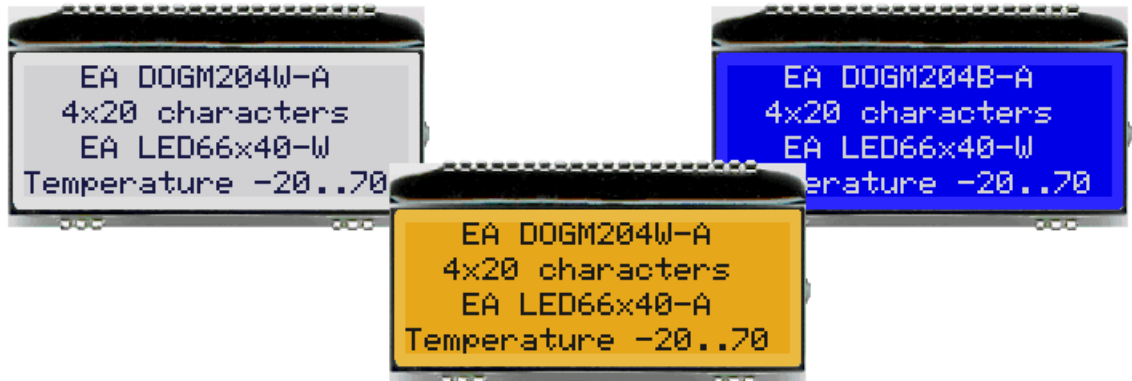


# EA DOGM204-A

Stand 7.2021

## INKL. KONTROLLER SSD1803A FÜR 4-/8-BIT, SPI, I<sup>2</sup>C

ab 1 Stück lieferbar!  
auch mit LED: 5,8mm flach



### TECHNISCHE DATEN

- \* KONTRASTREICHE LCD-SUPERTWIST ANZEIGE
- \* OPTIONALE LED-BELEUCHTUNGSKÖRPER IN VERSCHIEDENEN FARBEN
- \* 4x20 ZEICHEN MIT 4,8 mm SCHRIFT
- \* KONTROLLER SSD1803A FÜR 4-/8-BIT, SPI (2-/3-/4-DRAHT) UND I<sup>2</sup>C (2-DRAHT) INTERFACE
- \* SPANNUNGSVERSORGUNG +3,3V SINGLE SUPPLY (typ. 250µA)
- \* KEINE ZUS. SPANNUNGEN ERFORDERLICH
- \* BETRIEBSTEMPERATURBEREICH -20..+70°C (LAGERTEMPERATUR -30..+80°C)
- \* LED-HINTERGRUNDBELEUCHTUNG 3..80mA@3,3V
- \* KEINE MONTAGE ERFORDERLICH: EINFACH NUR IN PCB EINLÖTEN
- \* 3 UNTERSCHIEDLICHE ZEICHENSÄTZE (KYRILLISCH, ENGLISCH-JAPANISCH, EUROPÄISCH) IM CONTROLLER INTEGRIERT
- \* 2 EINBAURICHTUNGEN MÖGLICH (6-UHR UND 12-UHR)

### BESTELLBEZEICHNUNG

LCD-MODUL 4x20 - 4,8 mm

x: *B = blauer Hintergrund transflektiv*  
*W = weisser Hintergrund transflektiv*  
*S = schwarzer Hintergrund transmissiv*  
*N = weisser Hintergrund nicht beleuchtbar reflektiv*

LED-BELEUCHTUNG WEISS

LED-BELEUCHTUNG AMBER

LED-BELEUCHTUNG GRÜN/ROT

**EA DOGM204x-A**

**EA LED66X40-W**

**EA LED66X40-A**

**EA LED66X40-GR**

### ZUBEHÖR

USB-TESTBOARD FÜR PC (WINDOWS)

BUCHSENLEISTE 4,8mm HOCH (2 STÜCK ERFORDERLICH)

**EA 9780-4USB**

**EA FL-22P**

## EA DOG SERIE

Mit der EA DOG-Serie präsentiert ELECTRONIC ASSEMBLY die weltweite 1. Displayserie, welche ohne zusätzlicher Hilfsspannung an 3,3V Systemen lauffähig sind.

Anders als bei üblichen LCD-Modulen bestellen Sie hier die Anzeige und die entsprechende Beleuchtung separat. Dadurch ergeben sich mannigfaltige Kombinationsmöglichkeiten.

Konzipiert für kompakte Handgeräte bietet diese moderne LCD-Serie mit und ohne Beleuchtung eine Reihe echter Vorteile:

- \* extrem kompakt mit 66x40mm bei marktüblicher Schriftgröße von 4,8mm (4x20) !
- \* superfach mit 2,0mm unbeleuchtet bzw. 5,8mm inkl. LED-Beleuchtung
- \* 4-Bit, 8-Bit, SPI (3-/4-Draht) und I<sup>2</sup>C (2-Draht) Interface
- \* nur typ. 250µA Stromverbrauch in vollem Betrieb (LED-Beleuchtung weiss ab 3mA)
- \* simple Montage durch einfaches Einlöten
- \* verschiedenste Designvarianten ab 1 Stück lieferbar
- \* 3 unterschiedliche Testprogramme eingebaut

## LED-BELEUCHTUNGEN

Zur individuellen Hintergrundbeleuchtung sind 3 verschiedene Varianten erhältlich: weiss, amber und grün/rot

Bei den monochromen Beleuchtungen stehen jeweils 3 separate LED-Pfade zur Verfügung, welche zur optimalen Anpassung an die Systemspannung parallel oder in Serie geschaltet werden können. Dadurch sind alle Beleuchtungen alternativ mit 3,3V oder einer höheren Spannung zu betreiben!

Der Betrieb der Hintergrundbeleuchtung erfordert einen externen Vorwiderstand zur Strombegrenzung. Dieser errechnet sich aus  $R=U/I$ ; die Werte entnehmen Sie aus den Tabellen nebenan. Für eine optimale Lebensdauer empfehlen wir den Einsatz einer Stromquelle.

Die Lebensdauer der amber-farbigen Beleuchtung beträgt je nach Strom und Temperatur 100.000 Stunden, die der weißen Beleuchtung bei >50.000 Stunden.

**Achtung:** Betreiben Sie die Beleuchtung nie direkt an 5V/3,3V; das kann zur sofortigen Zerstörung der LED's führen!

Beachten Sie unbedingt ein Derating bei Temperaturen >25°C.

### Montage

Zuerst werden das Display und der jeweilige Beleuchtungskörper aufeinandergesteckt. Dann wird die gesamte Einheit einfach in eine Platine gesteckt und dort verlötet. Bitte beachten Sie, dass die 6 Pins für die Beleuchtung auch von oben verlötet werden müssen.

**Achtung:** Auf dem Display befinden sich 1-2 Schutzfolien (oben und/oder unten) und auf der Beleuchtung jeweils eine Schutzfolie. Diese müssen während oder nach der Fertigung entfernt werden.





amber EA LED66x40-A	Forward voltage	Current max.	Limiting resistor	
			@ 3,3 V	@ 5 V
Connected in parallel	2,1 V	72 mA	18 ohm	47 ohm
Connected in series	6,3 V	24 mA	-	-

white EA LED66x40-W	Forward voltage	Current max.	Limiting resistor	
			@ 3,3 V	@ 5 V
Connected in parallel	3,2 V	90 mA	1,2 ohm	24 ohm
Connected in series	9,6 V	30 mA	-	-

green/red EA LED66x40-GR	Forward voltage	Current max.	Limiting resistor	
			@ 3,3 V	@ 5 V
red path (ARG/CR)	2,1 V	80 mA	24 ohm	48 ohm
green path (ARG/CG)	2,1 V	80 mA	18 ohm	39 ohm

#### 4 VERSCHIEDENE TECHNOLOGIEN

Als Standard sind 4 verschiedene Technologien in STN und FSTN lieferbar:

Displaytyp	Technologie	optionale Beleuchtung	Lesbarkeit	Displayfarbe unbeleuchtet	Displayfarbe mit Beleuchtung	empfohlene Beleuchtung
	FSTN pos. transfektiv	mit und ohne Beleuchtungskörper zu verwenden	auch bei abgeschalteter Beleuchtung lesbar	schwarz auf weiß	schwarz auf Beleuchtungsfarbe	alle
	STN neg. blau transmissiv	nur beleuchtet zu verwenden	---	---	Beleuchtungsfarbe auf blauem Hintergrund	weiß
	FSTN neg. transmissiv	nur beleuchtet zu verwenden	---	---	Beleuchtungsfarbe auf schwarzem Hintergrund	alle
	FSTN pos. white reflektiv	keine Beleuchtung möglich	ohne Beleuchtung bestens lesbar	schwarz auf weiß	---	---

#### 3 VERSCHIEDENE BELEUCHTUNGEN

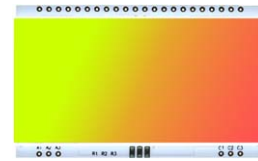
Zur Anpassung an unterschiedlichste Designs stehen 3 verschiedene Beleuchtungsfarben zur Auswahl. Die effektivste und gleichzeitig hellste Beleuchtung ist die weiße EA LED66x40-W.



EA LED66x40-W  
Weiß



EA LED66x40-A  
Amber



EA LED66x40-GR  
Bi-color grün rot

Wenn Sie auf dieser Seite nur schwarz/weiß Darstellungen sehen: das farbige Datenblatt finden Sie im Internet unter <http://www.lcd-module.de/deu/pdf/doma/dogm204.pdf>

#### USB-TESTBOARD EA 9780-4USB

Zum einfachen Start ist ein USB-Testboard für den Anschluss an einen PC erhältlich. Im Lieferumfang ist ein USB-Kabel, sowie eine Windows-Software enthalten. Hierüber können auch eigene Texte direkt am angeschlossenen Display dargestellt werden.

#### SIMULATION UNTER WINDOWS

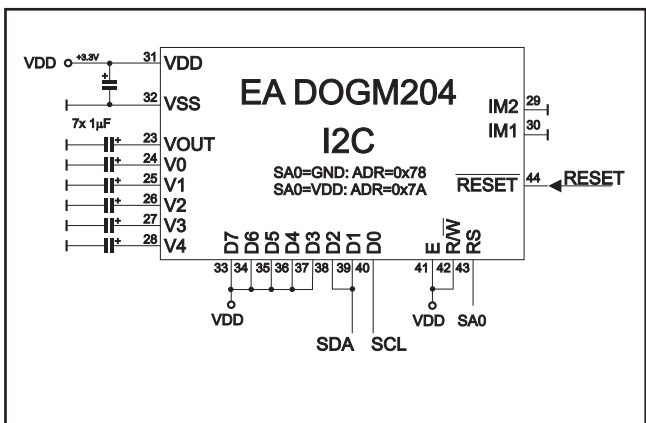
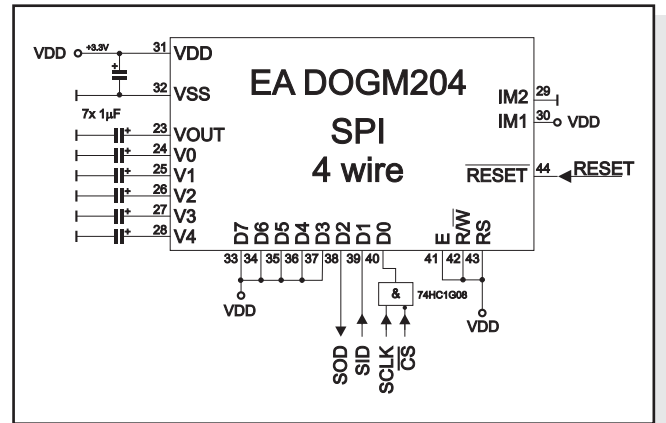
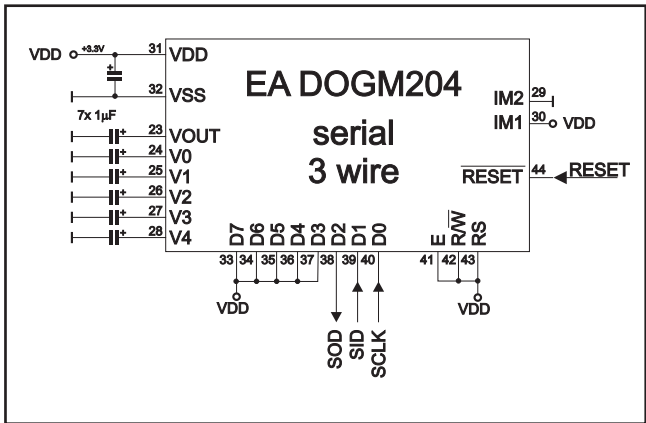
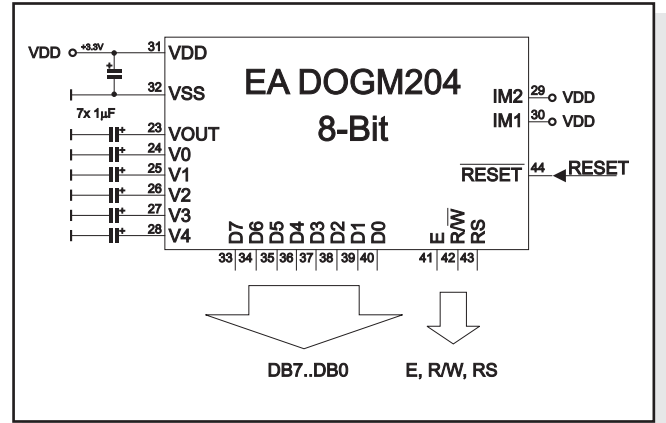
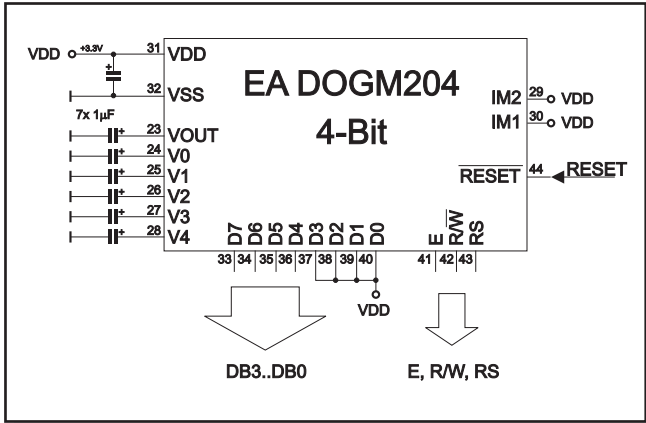
Ohne vorab ein Display zu kaufen, können mit einem Simulator alle Versionen und Farben auf dem PC dargestellt werden. Die Software steht auf unserer Website kostenfrei zum Download bereit: [http://www.lcd-module.de/deu/disk/startdog\\_V33.zip](http://www.lcd-module.de/deu/disk/startdog_V33.zip)

**APPLIKATIONSBEISPIELE**

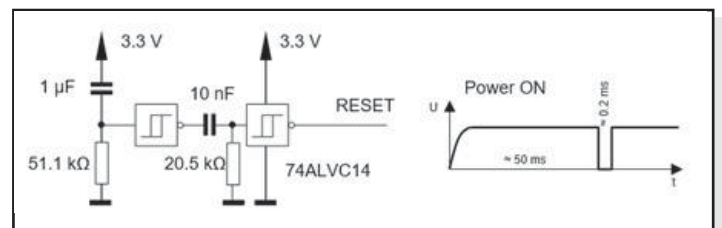
Je nach Interface ist eine individuelle Beschaltung zu wählen.

Bitte beachten Sie, dass aufgrund der COG-Technik die Strombelastbarkeit der Ausgänge begrenzt ist. Es kann dadurch bei größerer Buslast zu Signalverschleifungen und unsauberen Pegeln kommen. Im Zweifelsfall sind zusätzliche Pull-Down Widerstände (8051) erforderlich, oder es müssen zusätzliche Waits/NOP's eingefügt werden.

Bitte haben Sie ein besonderes Augenmerk bei der I2C-Bus Anbindung auf die Auswahl der Pull-up Widerstände. Die Anschlusspins SDA+SCK haben einen Innenwiderstand von ca. 600..1000 Ohm, evtl. auch mehr (betrifft LO-Pegel beim Lesen von Daten bzw. dem ACK-Bit).



Um eine fehlerfreie Funktion und Initialisierung des Displays zu gewährleisten, empfehlen wir den Reset aktiv zu bedienen. Dies kann entweder über einen Port des Mikrokontrollers geschehen oder mittels Resetschaltung. Hier ein Anwendungsbeispiel:



## INITIALISIERUNGSBEISPIELE

Initialization Example 8-Bit, SPI and I2C												
Command	RS	R/W	DB7	DB6	DB5	DB4	DB3	DB2	DB1	DB0	Hex	Remark
Function Set	0	0	0	0	1	1	1	0	1	0	\$3A	8 bit data length extension Bit RE=1; REV=0
Extended function set	0	0	0	0	0	0	1	0	0	1	\$09	4 line display
Entry mode set	0	0	0	0	0	0	0	1	1	0	\$06	bottom view
Bias setting	0	0	0	0	0	1	1	1	1	0	\$1E	BS1=1
Function Set	0	0	0	0	1	1	1	0	0	1	\$39	8 bit data length extension Bit RE=0; IS=1
Internal OSC	0	0	0	0	0	1	1	0	1	1	\$1B	BS0=1 -> Bias=1/6
Follower control	0	0	0	1	1	0	1	1	1	0	\$6E	Divider on and set value
Power control	0	0	0	1	0	1	0	1	1	1	\$57	Booster on and set contrast (DB1=C5, DB0=C4)
Contrast Set	0	0	0	1	1	1	0	0	1	0	\$72	Set contrast (DB3-DB0=C3-C0)
Function Set	0	0	0	0	1	1	1	0	0	0	\$38	8 bit data length extension Bit RE=0; IS=0
Display On	0	0	0	0	0	0	1	1	1	1	\$0F	Display on, cursor on, blink on

Initialization Example 4-Bit												
Command	RS	R/W	DB7	DB6	DB5	DB4	Hex	Remark				
Synchronize 1	0	0	0	0	1	1	\$33	Make sure to switch to 8 bit data length				
			0	0	1	1						
Synchronize 2	0	0	0	0	1	1	\$32	Switch to 4 bit data length				
			0	0	1	0						
Function Set	0	0	0	0	1	0	\$2A	4 bit data length extension Bit RE=1; REV=0				
			1	0	1	0						
Extended function set	0	0	0	0	0	0	\$09	4 line display				
			1	0	0	1						
Entry mode set	0	0	0	0	1	0	\$06	bottom view				
			0	1	1	0						
Bias setting	0	0	0	0	0	1	\$1E	4 bit data length extension Bit RE=0; IS=1				
			1	1	1	0						
Function Set	0	0	0	0	1	0	\$29	4 bit data length extension Bit RE=0; IS=1				
			1	0	0	1						
Internal OSC	0	0	0	0	0	1	\$1B	4 bit data length extension Bit RE=0; IS=1				
			1	0	1	1						
Follower control	0	0	0	1	1	0	\$6E	Divider on and set value				
			1	1	1	0						
Power control	0	0	0	1	0	1	\$57	Booster on and set contrast (DB1=C5, DB0=C4)				
			0	1	1	1						
Contrast Set	0	0	0	1	1	1	\$72	Set contrast (DB3-DB0=C3-C0)				
			0	0	1	0						
Function Set	0	0	0	0	1	0	\$28	4 bit data length extension Bit RE=0; IS=0				
			1	0	0	0						
Display on	0	0	0	0	0	0	\$0F	Display on, cursor on, blink on				
			1	1	1	1						

### 12:00 BLICKWINKEL, TOP VIEW EINBAULAGE

Wird das Display überwiegend von oben abgelesen (z.B. in der Front eines Labornetzteils), kann der Vorzugsblickwinkel auf 12:00 Uhr eingestellt werden. Dazu wird das Display um 180° gedreht eingebaut und geringfügig anders initialisiert:

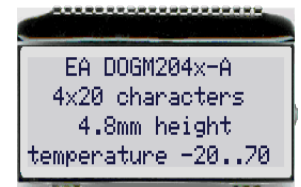
Change view												
Command	RS	R/W	DB7	DB6	DB5	DB4	DB3	DB2	DB1	DB0	Hex	Remark
Function Set	0	0	0	0	1	1	1	0	1	0	\$3A	8-Bit data length extension Bit RE=1; IS=0
Entry Mode	0	0	0	0	0	0	0	1	BDC	BDS	\$0X	\$06=bottom view; \$05 = top view
Function Set	0	0	0	0	1	1	1	0	0	0	\$38	8-Bit data length extension Bit RE=0; IS=0

### KONTRAST EINSTELLUNG

Der Displaykontrast ist per Befehl einstellbar. Dies erfolgt über die Bits C0..C5 in den Befehlen "Contrast Set" und "Power/Icon Control/Contrast Set". In der Regel wird der Kontrast einmalig eingestellt und wird dann, dank integrierter Temperaturkompensation, über den gesamten Betriebstemperaturbereich (-20..+70°C) konstant gehalten.

Contrast set (8-Bit)												
Command	RS	R/W	DB7	DB6	DB5	DB4	DB3	DB2	DB1	DB0	Hex	Remark
Function Set	0	0	0	0	1	1	1	0	0	1	\$39	8-Bit data length extension Bit RE=0; IS=1
Power control	0	0	0	1	0	1	0	1	1	1	\$57	Booster on and set contrast (DB1=C5, DB0=C4)
Contrast Set	0	0	0	1	1	1	0	0	1	0	\$72	Set contrast (DB3-DB0=C3-C0)
Function Set	0	0	0	0	1	1	1	0	1	0	\$38	8-Bit data length extension Bit RE=0; IS=0

Further information about the commands of the SSD1803A, please refer to the datasheet  
[http://www.lcd-module.de/fileadmin/eng/pdf/zubehoer/ssd1803a\\_2\\_0.pdf](http://www.lcd-module.de/fileadmin/eng/pdf/zubehoer/ssd1803a_2_0.pdf)



Einbaulage 6:00 (Bottom View)



Einbaulage 12:00 (Top View)

**ZEICHENSATZ**

Es sind 3 unterschiedliche Zeichensätze definiert. Mit dem Befehl ROM-Selection im erweiterten Commandoset können die unterschiedlichen Zeichensätze ausgewählt werden:

**ROM A**

b3-0	0	1	2	3	4	5	6	7	8	9	A	B	C	D	E	F
b7-4																
00																
10	▶	◀	⊕	⊗	⊘	⊙	⊚	⊛	⊜	⊝	⊞	⊟	⊠	⊡	⊢	⊣
20	!	"	#	\$	%	&	'	(	)	*	+	,	-	.	/	
30	0	1	2	3	4	5	6	7	8	9	:	;	<	=	>	?
40	i	A	B	C	D	E	F	G	H	I	J	K	L	M	N	O
50	P	Q	R	S	T	U	V	W	X	Y	Z	ä	ö	ü	ß	
60	z	a	b	c	d	e	f	g	h	i	j	k	l	m	n	o
70	p	a	r	s	t	u	v	w	x	y	z	ä	ö	ü	ä	
80	0	1	2	3	4	5	6	7	8	9	⊗	⊘	⊙	⊚	⊛	
90	⊜	⊝	⊞	⊟	⊠	⊡	⊢	⊣	⊤	⊥	⊦	⊧	⊨	⊩	⊪	
A0	⊫	⊬	⊭	⊮	⊯	⊰	⊱	⊲	⊳	⊴	⊵	⊶	⊷	⊸	⊹	
B0	⊺	⊻	⊼	⊽	⊾	⊿	⊠	⊡	⊢	⊣	⊤	⊥	⊦	⊧	⊨	
C0	⊩	⊪	⊫	⊬	⊭	⊮	⊯	⊰	⊱	⊲	⊳	⊴	⊵	⊶	⊷	
D0	■	■	■	■	■	■	■	■	■	■	■	■	■	■	■	
E0	↓	↑	↔	↕	↖	↗	↘	↙	↚	↛	↜	↝	↞	↠	↡	
F0	⊘	⊙	⊚	⊛	⊜	⊝	⊞	⊟	⊠	⊡	⊢	⊣	⊤	⊥	⊦	

**ROM B**

b3-0	0	1	2	3	4	5	6	7	8	9	A	B	C	D	E	F
b7-4																
00																
10	▶	◀	⊕	⊗	⊘	⊙	⊚	⊛	⊜	⊝	⊞	⊟	⊠	⊡	⊢	⊣
20	!	"	#	\$	%	&	'	(	)	*	+	,	-	.	/	
30	0	1	2	3	4	5	6	7	8	9	:	;	<	=	>	?
40	0	A	B	C	D	E	F	G	H	I	J	K	L	M	N	O
50	P	Q	R	S	T	U	V	W	X	Y	Z	[	\	]	^	_
60	̀	a	b	c	d	e	f	g	h	i	j	k	l	m	n	o
70	p	a	r	s	t	u	v	w	x	y	z	(	)	~	!	
80	А	В	Г	Д	Е	Ж	З	И	Й	К	Л	М	Н	О	П	
90	Р	С	Т	У	Ф	Х	Ц	Ч	Ш	Щ	Ъ	Ы	Ь	Э	Ю	Я
A0	À	Á	Â	Ã	Ä	Å	Æ	Ç	È	É	Ê	Ë	Ì	Í	Î	Ï
B0	Ï	Ï	Ï	Ï	Ï	Ï	Ï	Ï	Ï	Ï	Ï	Ï	Ï	Ï	Ï	
C0	À	Á	Â	Ã	Ä	Å	Æ	Ç	È	É	Ê	Ë	Ì	Í	Î	Ï
D0	0	N	0	0	0	0	x	0	0	0	0	Y	Ë	Ë	Ë	
E0	ä	ä	ä	ä	ä	ä	ä	ä	ä	ä	ä	ä	ä	ä	ä	
F0	0	n	0	0	0	0	=	0	0	0	0	ÿ	Ë	Ë	Ë	

**ROM C**

b3-0	0	1	2	3	4	5	6	7	8	9	A	B	C	D	E	F
b7-4																
00																
10	⊕	⊗	⊘	⊙	⊚	⊛	⊜	⊝	⊞	⊟	⊠	⊡	⊢	⊣	⊤	⊥
20	!	"	#	\$	%	&	'	(	)	*	+	,	-	.	/	
30	0	1	2	3	4	5	6	7	8	9	:	;	<	=	>	?
40	0	A	B	C	D	E	F	G	H	I	J	K	L	M	N	O
50	P	Q	R	S	T	U	V	W	X	Y	Z	[	\	]	^	_
60	̀	a	b	c	d	e	f	g	h	i	j	k	l	m	n	o
70	p	a	r	s	t	u	v	w	x	y	z	(	)	~	!	
80	ϑ	ϑ	ϑ	ϑ	ϑ	ϑ	ϑ	ϑ	ϑ	ϑ	ϑ	ϑ	ϑ	ϑ	ϑ	
90	ε	ε	ε	ε	ε	ε	ε	ε	ε	ε	ε	ε	ε	ε	ε	
A0	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	
B0	—	—	—	—	—	—	—	—	—	—	—	—	—	—	—	
C0	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	
D0	ε	ε	ε	ε	ε	ε	ε	ε	ε	ε	ε	ε	ε	ε	ε	
E0	ä	ä	ä	ä	ä	ä	ä	ä	ä	ä	ä	ä	ä	ä	ä	
F0	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	⌘	

Change character table												
Command	RS	R/W	DB7	DB6	DB5	DB4	DB3	DB2	DB1	DB0	Hex	Remark
Function Set	0	0	0	0	1	1	1	0	1	0	\$3A	8-Bit data length extension Bit RE=1
ROM Selection	0	0	0	0	0	0	1	0	0	1	\$72	ROM selection double byte command
	1	0	0	0	0	0	R2	R1	0	0	\$0X	\$00 = ROMA; \$04=ROMB; \$08=ROMC
Function Set	0	0	0	0	1	1	1	0	0	0	\$38	8-Bit data length extension Bit RE=0

Beispielcode

**EIGENE ZEICHEN**

Es ist möglich, neben den fest im ROM gespeicherten Zeichen, bis zu 8 Weitere frei zu definieren (ASCII Codes 0..7). Voraussetzung für die Definition ist RE- und IS-Bit auf 0

- 1.) Mit dem Kommando "CG RAM Address Set" wird der ASCII Code (Bit 3,4,5) und die entsprechende Pixelzeile (Bit 0,1,2) des Zeichens angewählt. Im Beispiel wird ein Zeichen mit dem Code \$00 definiert.
- 2.) Mit dem Befehl "Data Write" wird nun Pixelzeile für Pixelzeile das Zeichen in das CG RAM geschrieben. Ein Zeichen benötigt 8 Schreiboperationen, wobei die 8. Zeile der Cursorzeile entspricht.
- 3.) Das neu definierte Zeichen wird genauso behandelt wie ein "normales" ASCII Zeichen (Verwendung: "DD RAM Address Set", "Data Write").

Character-data							
Bit							
7	6	5	4	3	2	1	0
							Hex
			0	0	0	0	\$04
			0	0	1	0	\$04
			0	0	1	0	\$04
			0	0	1	0	\$04
X	X	X	1	0	1	0	\$15
			0	1	1	1	\$0E
			0	0	1	0	\$04
			0	0	0	0	\$00

Define own character												
Command	RS	R/W	DB7	DB6	DB5	DB4	DB3	DB2	DB1	DB0	Hex	Remark
CG-RAM address set	0	0	0	1	AC5	AC4	AC3	AC2	AC1	AC0	\$40	Set address of character \$40=0; \$48=1;
Character-data	1	0	x	x	x	0	0	1	0	0	\$04	first line
						0	0	1	0	0	\$04	second line
						0	0	1	0	0	\$04	third line
						0	0	1	0	0	\$04	fourth line
						1	0	1	0	1	\$15	fifth line
						0	1	1	1	1	\$0E	sixth line
						0	0	1	0	0	\$04	seventh line
						0	0	0	0	0	\$00	eighth line, cursor line

## SERIAL INTERFACE (SPI)

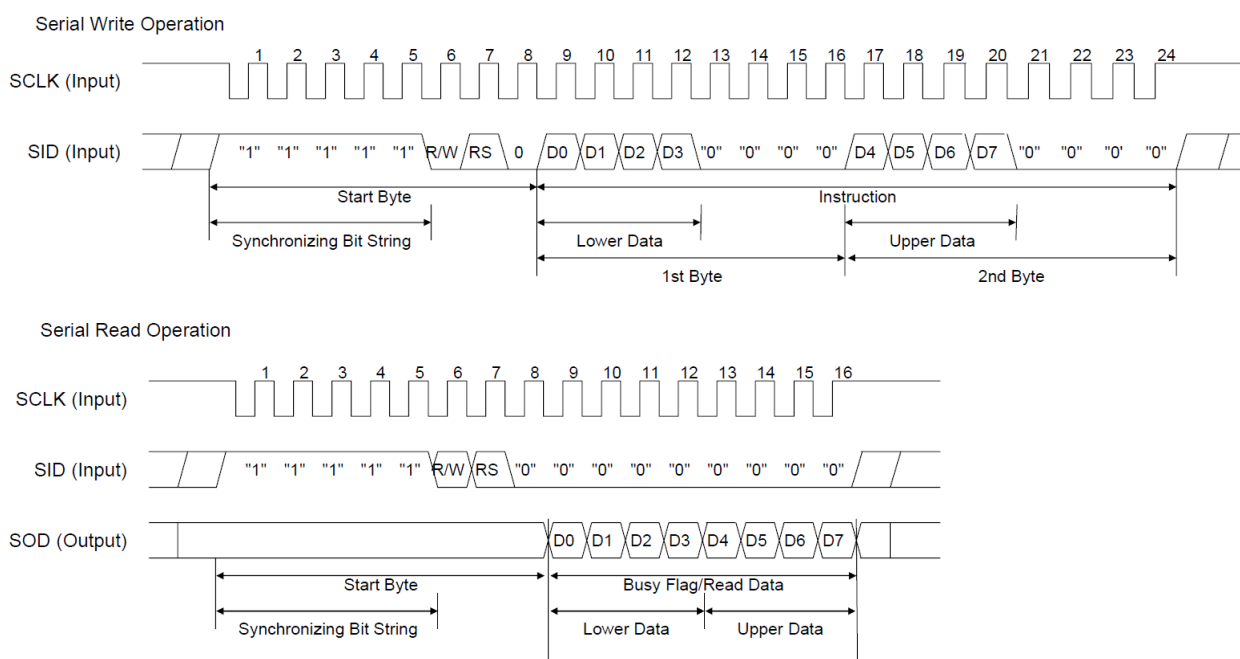
Das serielle Interface benötigt immer ein Synchronisationsbyte. Beim Schreiben der Daten muss das zu sendende Byte in zwei Byte aufgeteilt werden, in „lower data“ und „upper data“. Vgl. hierzu das Timingdiagramm unten. Die maximale Taktfrequenz für SCLK beträgt 1 MHz.

### SPI, 2-/3-Wire

Mit nur 2 bis 3 Leitungen SCLK, SID und ggfls. SOD kann das EA DOGM204-A direkt an das SPI Interface eines uC angeschlossen werden.

### SPI, 4-Wire

Werden mehrere Bausteine am SPI betrieben, ist zusätzlich ein „Chipselect“ erforderlich. Dies erfordert ein UND-Gatter (z.B. 74HC1G08) am Pin SCLK. Die Logik an diesem Pin CS ist H-aktiv. Ein Applikationsbeispiel finden Sie auf der Seite 4.

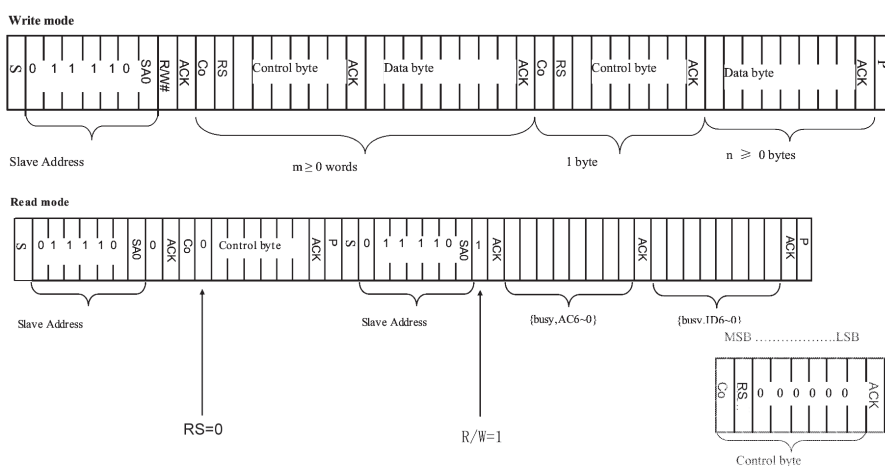


## I<sup>2</sup>C INTERFACE

Dem Display kann entweder die SlaveAdresse 0x78 bzw. 0x3C (SA0=VSS) oder 0x7A bzw. 0x3D (SA0=VDD) zugeordnet werden.

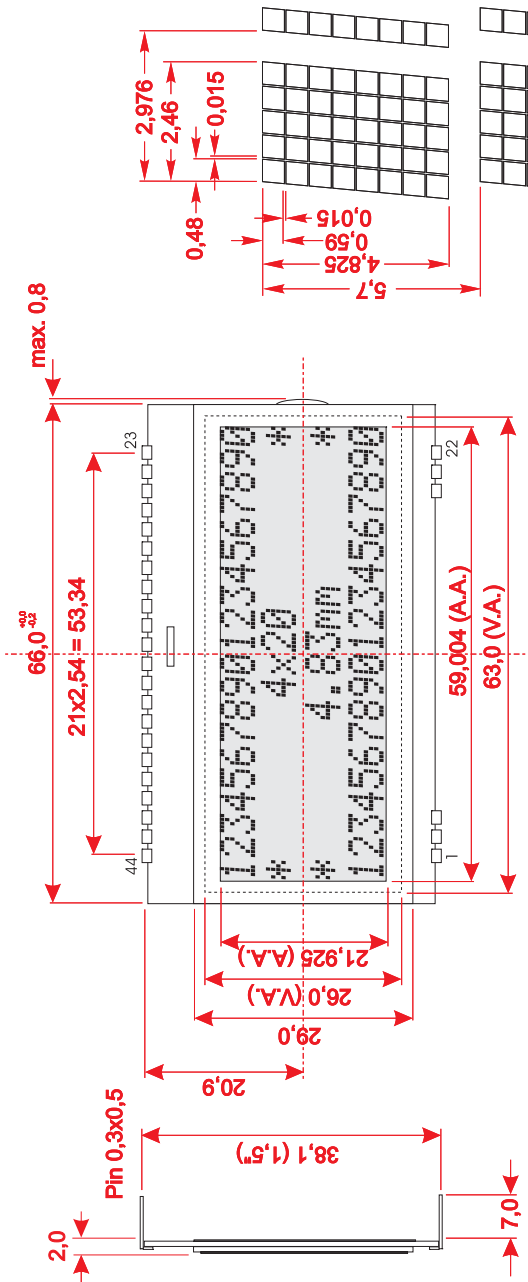
Nach dem Übertragen der Startcondition muss im ersten Byte die per Hardware eingestellte Slaveadresse übertragen werden, ebenso wie das Read(1)/Write(0) Bit. Beim schreibenden Zugriff folgt auf die Adresse immer ein Controlbyte mit der Information Data(1) oder Command(0), sowie dem sogenannten Continuation bit. Wird das Continuation bit auf 0 gesetzt folgen bis zur Stop condition nur noch daten bytes. Die maximale Busfrequenz beträgt 400 kHz.

Beachten Sie bei der Auswahl der Pull-up Widerstände, dass die Anschlusspins SDA+SCK einen Innenwiderstand von ca. 600..1000 Ohm, evtl. auch mehr haben (betrifft LO-Pegel beim Lesen von Daten bzw. dem ACK-Bit).



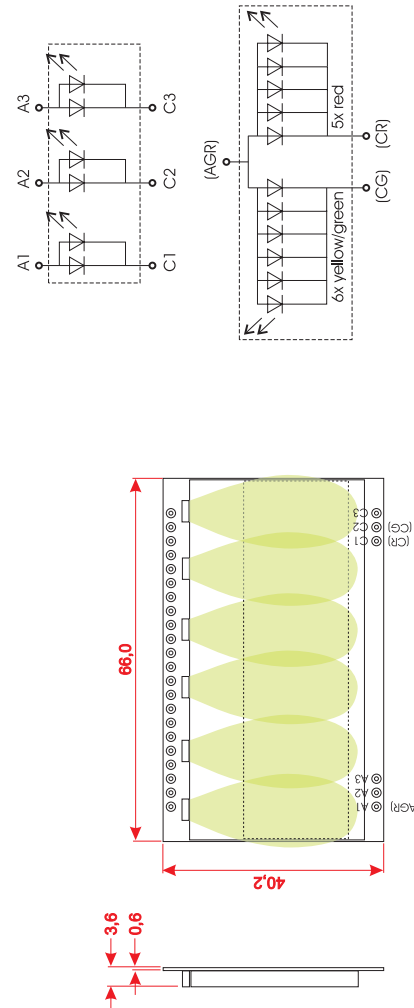
Further information about the interfaces and the timing of the SSD1803A, please refer to the datasheet [http://www.lcd-module.de/fileadmin/eng/pdf/zubehoer/ssd1803a\\_2\\_0.pdf](http://www.lcd-module.de/fileadmin/eng/pdf/zubehoer/ssd1803a_2_0.pdf)

**ABMESSUNGEN**



alle Maße in mm

Hinweis:  
- LC-Displays sind generell nicht geeignet für Wellen- oder Reflowlötung. Temperaturen über 80°C können bleibende Schäden hinterlassen.  
- Die Oberflächen der Displays und Beleuchtungen sind durch Verkratzen geschützt. Bitte vor der Montage entfernen.



Hinweis: Die 4 LED-Pins A1, A2 und C2 (bzw. AGR, CG, CR) müssen von oben verlötet werden, damit ein einwandfreier Kontakt gewährleistet ist. Bitte verwenden Sie dazu wenig Zinn.

Pin	Symbol	Level	Function
1	NC		(A1+; LED backlight)
2	NC		(A2+; LED backlight)
3	NC		(A3+; LED backlight)
4			
5			
6			
7			
8			
9			
10	VDD	H	Power Supply +2.4...+3.6V
11	VSS	L	Power Supply 0V
12	D7	H/L	Data
13	D6	H/L	Data
14	D5	H/L	Data
15	D4	H/L	Data
16	D3	H/L	Data
17	D2	H/L	Data / SOD / SDout
18	D1	H/L	Data / SID / SDin
19	E	H	Data / SCK / SCL
20	NC		(C1-; LED backlight)
21	NC		(C2-; LED backlight)
22	NC		(C3-; LED backlight)
23	VOUT	-	Voltage converter output
24	V0	-	Regulated voltage output
25	V1	-	Regulated voltage output
26	V2	-	Regulated voltage output
27	V3	-	Regulated voltage output
28	V4	-	Regulated voltage output
29	IM2	H/L	Interface mode select 2
30	IM1	H/L	Interface mode select 1
31	VDD	H	Power Supply +2.4...+3.6V
32	VSS	L	Power Supply 0V
33	D7	H/L	Data
34	D6	H/L	Data
35	D5	H/L	Data
36	D4	H/L	Data
37	D3	H/L	Data
38	D2	H/L	Data / SOD / SDout
39	D1	H/L	Data / SID / SDin
40	D0	H/L	Data / SCK / SCL
41	E	H	Enable (falling edge)
42	R/W	H/L	L=Write, H=Read
43	RS	H/L	L=Cmd, H=Data / SA0
44	RESET	L	Reset